

Family Name	Group Name	MCU Type	MCU Name	Support Starts	Support Ver	Code Flash
RL78	RL78/D1A	37	R5F10Cx B	2025/8/29	V.1.01.00.00	24K
RL78	RL78/D1A	37	R5F10Cx C	2025/8/29	V.1.01.00.00	32K
RL78	RL78/D1A	37	R5F10Cx D	2025/8/29	V.1.01.00.00	48K
RL78	RL78/D1A	37	R5F10Cx E	2025/8/29	V.1.01.00.00	64K
RL78	RL78/D1A	37	R5F10DxC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/D1A	37	R5F10DxD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/D1A	37	R5F10DxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/D1A	37	R5F10DxF	2025/8/29	V.1.01.00.00	96K
RL78	RL78/D1A	37	R5F10DxG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/D1A	37	R5F10DxJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/D1A	37	R5F10DxK	2025/8/29	V.1.01.00.00	384K
RL78	RL78/D1A	37	R5F10DxL	2025/8/29	V.1.01.00.00	512K
RL78	RL78/F12	37	R5F109x8	2025/8/29	V.1.01.00.00	8K
RL78	RL78/F12	37	R5F109xA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/F12	37	R5F109xB2	2025/8/29	V.1.01.00.00	24K
RL78	RL78/F12	37	R5F109xC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/F12	37	R5F109xD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/F12	37	R5F109xE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/F13	37	R5F10Ax A	2025/8/29	V.1.01.00.00	16K
RL78	RL78/F13	37	R5F10Ax C	2025/8/29	V.1.01.00.00	32K
RL78	RL78/F13	37	R5F10Ax D	2025/8/29	V.1.01.00.00	48K
RL78	RL78/F13	37	R5F10Ax E	2025/8/29	V.1.01.00.00	64K
RL78	RL78/F13	37	R5F10Ax F	2025/8/29	V.1.01.00.00	96K
RL78	RL78/F13	37	R5F10Ax G	2025/8/29	V.1.01.00.00	128K
RL78	RL78/F13	37	R5F10BxC	2025/10/22	V.1.02.00.01	32K
RL78	RL78/F13	37	R5F10BxD	2025/10/22	V.1.02.00.01	48K
RL78	RL78/F13	37	R5F10BxE	2025/10/22	V.1.02.00.01	64K
RL78	RL78/F13	37	R5F10BxF	2025/10/22	V.1.02.00.01	96K
RL78	RL78/F13	37	R5F10BxG	2025/10/22	V.1.02.00.01	128K
RL78	RL78/F14	37	R5F10Px D	2025/8/29	V.1.01.00.00	48K
RL78	RL78/F14	37	R5F10Px E	2025/8/29	V.1.01.00.00	64K
RL78	RL78/F14	37	R5F10Px F	2025/8/29	V.1.01.00.00	96K
RL78	RL78/F14	37	R5F10Px G	2025/8/29	V.1.01.00.00	128K
RL78	RL78/F14	37	R5F10Px H	2025/8/29	V.1.01.00.00	192K
RL78	RL78/F14	37	R5F10Px J	2025/8/29	V.1.01.00.00	256K
RL78	RL78/F15	37	R5F113xG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/F15	37	R5F113xH	2025/8/29	V.1.01.00.00	192K
RL78	RL78/F15	37	R5F113xJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/F15	37	R5F113xK	2025/8/29	V.1.01.00.00	384K
RL78	RL78/F15	37	R5F113xL	2025/8/29	V.1.01.00.00	512K
RL78	RL78/F1A	37	R5F114xC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/F1A	37	R5F114xD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/F1A	37	R5F114xE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/F1A	37	R5F114xF	2025/8/29	V.1.01.00.00	96K

Family Name	Group Name	MCU Type	MCU Name	Support Starts	Support Ver	Code Flash
RL78	RL78/F1A	37	R5F114xG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/G10	41	R5F10Yx4	2025/9/30	V.1.02.00.00	1K
RL78	RL78/G10	41	R5F10Yx6	2025/9/30	V.1.02.00.00	2K
RL78	RL78/G10	41	R5F10Yx7	2025/9/30	V.1.02.00.00	4K
RL78	RL78/G11	37	R5F105xA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/G12	37	R5F102x6	2025/8/29	V.1.01.00.00	2K
RL78	RL78/G12	37	R5F102x7	2025/8/29	V.1.01.00.00	4K
RL78	RL78/G12	37	R5F102x8	2025/8/29	V.1.01.00.00	8K
RL78	RL78/G12	37	R5F102x9	2025/8/29	V.1.01.00.00	12K
RL78	RL78/G12	37	R5F102xA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/G12	37	R5F103x6	2025/8/29	V.1.01.00.00	2K
RL78	RL78/G12	37	R5F103x7	2025/8/29	V.1.01.00.00	4K
RL78	RL78/G12	37	R5F103x8	2025/8/29	V.1.01.00.00	8K
RL78	RL78/G12	37	R5F103x9	2025/8/29	V.1.01.00.00	12K
RL78	RL78/G12	37	R5F103xA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/G13	37	R5F100xA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/G13	37	R5F100xC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/G13	37	R5F100xD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/G13	37	R5F100xE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/G13	37	R5F100xF	2025/8/29	V.1.01.00.00	96K
RL78	RL78/G13	37	R5F100xG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/G13	37	R5F100xH	2025/8/29	V.1.01.00.00	192K
RL78	RL78/G13	37	R5F100xJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/G13	37	R5F100xK	2025/8/29	V.1.01.00.00	384K
RL78	RL78/G13	37	R5F100xL	2025/8/29	V.1.01.00.00	512K
RL78	RL78/G13	37	R5F101xA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/G13	37	R5F101xC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/G13	37	R5F101xD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/G13	37	R5F101xE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/G13	37	R5F101xF	2025/8/29	V.1.01.00.00	96K
RL78	RL78/G13	37	R5F101xG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/G13	37	R5F101xH	2025/8/29	V.1.01.00.00	192K
RL78	RL78/G13	37	R5F101xJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/G13	37	R5F101xK	2025/8/29	V.1.01.00.00	384K
RL78	RL78/G13	37	R5F101xL	2025/8/29	V.1.01.00.00	512K
RL78	RL78/G13A	37	R5F140xK	2025/8/29	V.1.01.00.00	384K
RL78	RL78/G13A	37	R5F140xL	2025/8/29	V.1.01.00.00	512K
RL78	RL78/G14	37	R5F104xA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/G14	37	R5F104xC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/G14	37	R5F104xD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/G14	37	R5F104xE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/G14	37	R5F104xF	2025/8/29	V.1.01.00.00	96K
RL78	RL78/G14	37	R5F104xG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/G14	37	R5F104xH	2025/8/29	V.1.01.00.00	192K

Family Name	Group Name	MCU Type	MCU Name	Support Starts	Support Ver	Code Flash
RL78	RL78/G14	37	R5F104xJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/G14	37	R5F104xK	2025/8/29	V.1.01.00.00	384K
RL78	RL78/G14	37	R5F104xL	2025/8/29	V.1.01.00.00	512K
RL78	RL78/G15	41	R5F120x7	2025/9/30	V.1.02.00.00	4K
RL78	RL78/G15	41	R5F120x8	2025/9/30	V.1.02.00.00	8K
RL78	RL78/G16	41	R5F121xA	2025/9/30	V.1.02.00.00	16K
RL78	RL78/G16	41	R5F121xC	2025/9/30	V.1.02.00.00	32K
RL78	RL78/G1A	37	R5F10ExA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/G1A	37	R5F10ExC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/G1A	37	R5F10ExD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/G1A	37	R5F10ExE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/G1C	37	R5F10JxC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/G1C	37	R5F10KxC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/G1D	37	R5F11AxG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/G1D	37	R5F11AxH	2025/8/29	V.1.01.00.00	192K
RL78	RL78/G1D	37	R5F11AxJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/G1E	37	R5F10FxC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/G1E	37	R5F10FxD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/G1E	37	R5F10FxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/G1F	37	R5F11BxC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/G1F	37	R5F11BxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/G1G	37	R5F11Ex8	2025/8/29	V.1.01.00.00	8K
RL78	RL78/G1G	37	R5F11ExA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/G1H	37	R5F11FxJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/G1H	37	R5F11FxK	2025/8/29	V.1.01.00.00	384K
RL78	RL78/G1H	37	R5F11FxL	2025/8/29	V.1.01.00.00	512K
RL78	RL78/G1M	41	R5F11Wx7	2025/9/30	V.1.02.00.00	4K
RL78	RL78/G1M	41	R5F11Wx8	2025/9/30	V.1.02.00.00	8K
RL78	RL78/G1N	41	R5F11Yx7	2025/9/30	V.1.02.00.00	4K
RL78	RL78/G1N	41	R5F11Yx8	2025/9/30	V.1.02.00.00	8K
RL78	RL78/G1P	37	R5F11ZxA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/G22	43	R7F102GxC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/G22	43	R7F102GxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/G23	43	R7F100GxF	2025/8/29	V.1.01.00.00	96K
RL78	RL78/G23	43	R7F100GxG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/G23	43	R7F100GxH	2025/8/29	V.1.01.00.00	192K
RL78	RL78/G23	43	R7F100GxJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/G23	43	R7F100GxK	2025/8/29	V.1.01.00.00	384K
RL78	RL78/G23	43	R7F100GxL	2025/8/29	V.1.01.00.00	512K
RL78	RL78/G23	43	R7F100GxN	2025/8/29	V.1.01.00.00	768K
RL78	RL78/G24	43	R7F101GxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/G24	43	R7F101GxG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/H1D	37	R5F11NxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/H1D	37	R5F11NxH	2025/8/29	V.1.01.00.00	96K

Family Name	Group Name	MCU Type	MCU Name	Support Starts	Support Ver	Code Flash
RL78	RL78/H1D	37	R5F11NxG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/I1A	37	R5F107xC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/I1A	37	R5F107xE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/I1B	37	R5F10MxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/I1B	37	R5F10MxG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/I1C	37	R5F10NxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/I1C	37	R5F10NxG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/I1C	37	R5F10NxJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/I1D	37	R5F117x8	2025/8/29	V.1.01.00.00	8K
RL78	RL78/I1D	37	R5F117xA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/I1D	37	R5F117xC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/I1E	37	R5F11CxG	2025/8/29	V.1.01.00.00	32K
RL78	RL78/L12	37	R5F10Rx8	2025/8/29	V.1.01.00.00	8K
RL78	RL78/L12	37	R5F10RxA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/L12	37	R5F10RxG	2025/8/29	V.1.01.00.00	32K
RL78	RL78/L13	37	R5F10WxA	2025/8/29	V.1.01.00.00	16K
RL78	RL78/L13	37	R5F10WxC	2025/8/29	V.1.01.00.00	32K
RL78	RL78/L13	37	R5F10WxD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/L13	37	R5F10WxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/L13	37	R5F10WxF	2025/8/29	V.1.01.00.00	96K
RL78	RL78/L13	37	R5F10WxG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/L1A	37	R5F11MxD	2025/8/29	V.1.01.00.00	48K
RL78	RL78/L1A	37	R5F11MxE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/L1A	37	R5F11MxF	2025/8/29	V.1.01.00.00	96K
RL78	RL78/L1A	37	R5F11MxG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/L1C	37	R5F110xE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/L1C	37	R5F110xF	2025/8/29	V.1.01.00.00	96K
RL78	RL78/L1C	37	R5F110xG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/L1C	37	R5F110xH	2025/8/29	V.1.01.00.00	192K
RL78	RL78/L1C	37	R5F110xJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/L1C	37	R5F111xE	2025/8/29	V.1.01.00.00	64K
RL78	RL78/L1C	37	R5F111xF	2025/8/29	V.1.01.00.00	96K
RL78	RL78/L1C	37	R5F111xG	2025/8/29	V.1.01.00.00	128K
RL78	RL78/L1C	37	R5F111xH	2025/8/29	V.1.01.00.00	192K
RL78	RL78/L1C	37	R5F111xJ	2025/8/29	V.1.01.00.00	256K
RL78	RL78/L23	43	R7F100LxE	2025/10/15	V.1.02.00.01	64K
RL78	RL78/L23	43	R7F100LxG	2025/10/15	V.1.02.00.01	128K
RL78	RL78/L23	43	R7F100LxJ	2025/10/15	V.1.02.00.01	256K
RL78	RL78/L23	43	R7F100LxL	2025/10/15	V.1.02.00.01	512K