

EF1SRP-05U 補足資料 (4508/4509グループ編)

株式会社彗星電子システム
第6版 2011年 6月 発行

1. 概要

本資料の内容はルネサスエレクトロニクス製MCU 4508/4509グループのQzROM内蔵MCUに読み出し、書き込みを行うために必要な注意事項が記載されています。

2. 動作環境

本書に記載されているMCUは以下の環境にてご使用ください。

< E F P - I >

Monitor Version : Ver. 4.18.15以上

< E F P - 1 M >

Monitor Version : Ver. 4.A8.15以上

< コントロールソフトウェア >

WinEfpRE Version : Ver. 1.30.05以上

3. 端子結線

4508 / 4509 グループのターゲット接続ケーブルの端子結線表を表3. 1に示します。

表3. 1 ターゲット接続端子結線表

| EF1SRP-05U 側 コネクタ Pin No. | ターゲット側先端線色 | 信号名 | 3線式ケーブル Pin No. | シリアル入出力モード時の MCU 接続端子名 | 入出力 (ライター側) |
|------------------------------|------------|-------------|--------------------|---------------------------|----------------|
| 1 | 橙 / 赤点 1 | GND | NC | VSS 端子に接続 *2 | - |
| 2 | 橙 / 黒点 1 | | | | |
| 3 | 灰 / 赤点 1 | T_VPP | 2 | CNVSS 端子に接続 | 出力 |
| 4 | 灰 / 黒点 1 | T_VDD | 3 | VDD 端子に接続 *1 | 入出力 |
| 8 | 白 / 黒点 1 | T_PGM/OE/MD | 6 | D3/AIN5 端子に接続 | 出力 |
| 9 | 黄 / 赤点 1 | T_SCLK | 4 | P21/A1N1 *3 | 出力 |
| 10 | 黄 / 黒点 1 | T_TXD | 5 | P20/A1N0 端子に接続 *4 | 出力 |
| 11 | 桃 / 赤点 1 | T_RXD | | | 入力 |
| 12 | 桃 / 黒点 1 | T_BUSY | 1 | 未接続 | NC |
| 14 | 橙 / 黒点 2 | T_RESET | 7 | RESET 端子に接続 *5 | 出力 |
| 15 | 灰 / 赤点 2 | GND | 8 | VSS 端子に接続 *2 | - |
| 16 | 灰 / 黒点 2 | | | | |

<端子処理補足>

***1 電源接続**

ユーザー消費電流が多い場合 (MCU 以外で 20mA 以上) は、EFP-I から VDD 電源を供給させずにユーザーターゲット側から VDD 電源を供給してください。
またシリアル EPROM モード時の VDD 電源供給範囲は 2.7V~4.7V までとなります。

***2 GND 接続**

シグナル GND は EF1SRP-05U 側コネクタの 1, 2, 15, 16Pin の 4 端子を用意しています。
ターゲット基板に接続される場合、1 端子のみ接続されても問題はありませんが、2 端子以上で接続されることを推奨致します。

***3 XIN 接続**

セラミック共振回路を接続するか、XIN 端子を VSS に接続し、XOUT 端子を開放としてください。

***4 SDA 接続**

シリアル入出力モード時、1kΩ の抵抗でプルアップしてください。

***5 RESET 接続**

ライター使用時は MCU の RESET 解除は行いませんので、ユーザープログラムを動作させる場合は、ライターとユーザーターゲットを切り離してください。ライター側の RESET 出力については、P3 の注 2 を参照ください。

- (1) 4508/4509グループご使用の場合でのターゲットMCU周辺回路例を図3.1に示します。

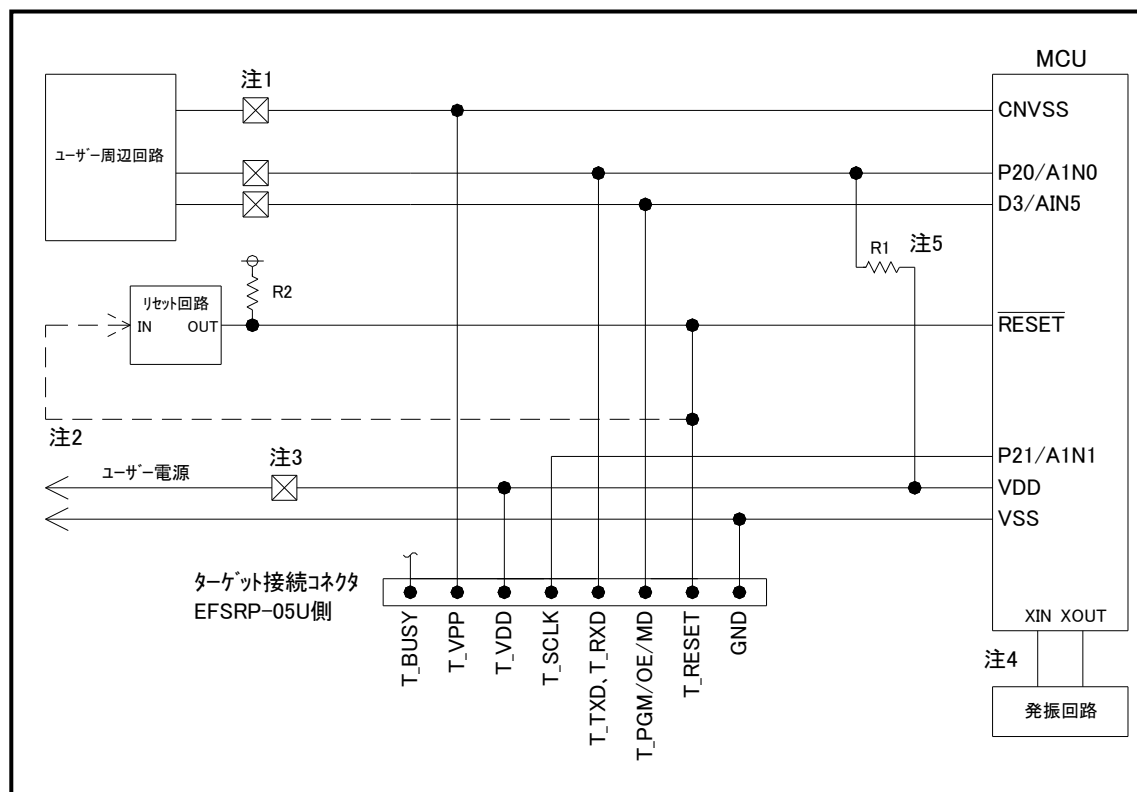


図3.1 ターゲットMCU周辺回路例

- 注1：ユーザー周辺回路が出力回路となっている場合は、シリアル入出力モード時に出力同士の衝突が起きないように、ジャンパーで切り離す等の処理を行ってください。
- 注2：EFP-IのRESET出力はオープンコレクターになっていますので、RESET回路がオープンコレクタ出力の場合は、RESET端子に1kΩのプルアップ処理を設けて接続してください。
RESET回路がCMOS出力の場合は、注1のようにジャンパーで切り離す等の処理を行うか、またはEFP-I側のT_RESET信号をRESET回路の入力に接続してください。
- 注3：ユーザー消費電流が多い場合（MCU以外で20mA以上）はユーザー電源を切り離しEFP-I側のT_VDDをMCUに供給するように接続してください。
- 注4：セラミック共振回路を接続するか、XIN端子をVSSに接続し、XOUT端子を開放としてください。
- 注5：シリアル入出力モード時、1kΩの抵抗でプルアップしてください。

4. VDD電圧とクロックタイミングの関係

ターゲットMCUに供給するVDD電圧のレベルに応じて、T_SCLK信号のクロック同期形通信の転送速度を変更する必要があります。ライターからVDD電源を供給する場合は通信速度を自動設定しますが、ユーザーターゲットからVDD電源を供給する場合は、手動で通信速度を設定ください。

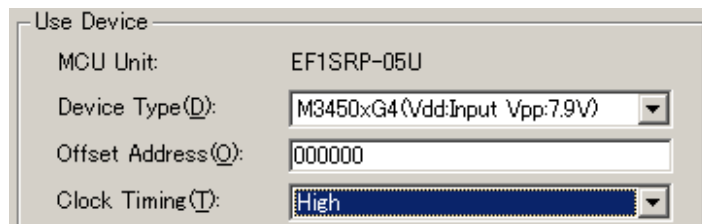
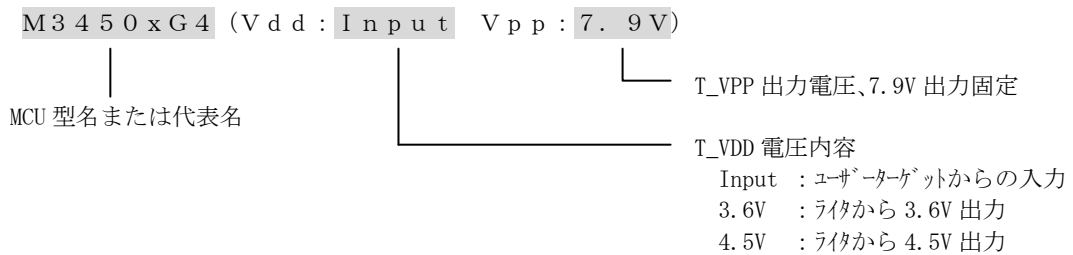


図4. 1 クロックタイミング設定画面

T_VDD電源供給の切り替え方法>

環境設定ダイアログ内のDevice Typeの設定でVDDの入出力を切り替えます。



T_SCLK通信速度の切替条件と設定方法>

MCU動作電源として供給するT_VDDの電圧値に応じて、環境設定ダイアログ内のClock Timingの設定を切り替えてください。

- 2.7V~4.7V : クロック転送速度500Kbps以下、Clock Timingの設定はLow
- 4.0V~4.7V : クロック転送速度1Mbps以下、Clock Timingの設定はHigh

5. リードプロテクト機能

4508 / 4509グループのMCUは、不正なデータ読み出しを防止するリードプロテクト機能が設けられており、ライター側でプロテクト機能を設定することが可能です。下記にリードプロテクト設定方法について示します。

<リードプロテクト設定方法>

プログラム、ベリファイ、デバイスマクロコマンドの実行ダイアログ内の” Writing of a Protection bit(W)” のチェックボックスをONに設定しコマンドを実行します。

各コマンドが正常終了した場合のみ、リードプロテクト機能が有効に設定されます。(図5. 1 参照)

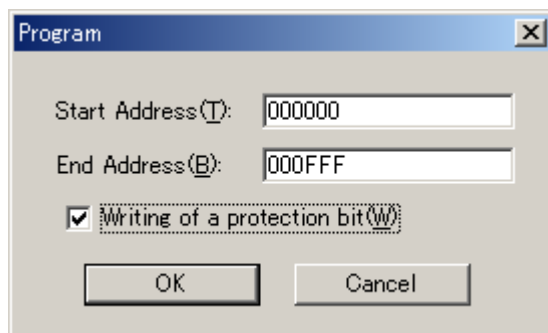


図5. 1 リードプロテクト機能設定画面

<リードプロテクト設定後のMCU>

リードプロテクト機能が有効となったMCUに対して、リードおよびプログラムを実行するとリードプロテクトエラーが発生しコマンドが中断します。

※リードプロテクト機能を無効にする方法はありませんので、リードプロテクト機能の設定に関しては十分にご注意ください。

6. 書込みアダプタ

MCUの単体書込み用に、シリアル入出力モード用の書込みアダプタを販売しております。

表6. 1に書込みアダプタの製品一覧を示します。

表6. 1 4508 / 4509グループシリアル入出力モード用書込みアダプター一覧

| 製品型名 | 対応パッケージ | 対応MCU |
|------------|---------|------------|
| MS4238-20F | 20P2Q-A | M34508G4FP |
| MS4502-24F | 24P2Q-A | M34509G4FP |

※各書込みアダプタの価格等につきましては販売代理店および弊社までお問合せください。