MS3803F-64S2 ユーザーズガイド

第2版 2010年7月 発行

1. 概要

MS3803F-64S2は、EFP-IおよびEFP-S2に接続して使用するシリアル入出力モード用書込みターゲット基板です。

MS 3803F-64S2を使用することにより、ルネサスエレクトロニクス製8ビットマイクロコンピュータ 3803グループのフラッシュメモリ内蔵MCUへの書込み、読み出しができます。

図1. 1にMS3803F-64S2の外形図を示します。

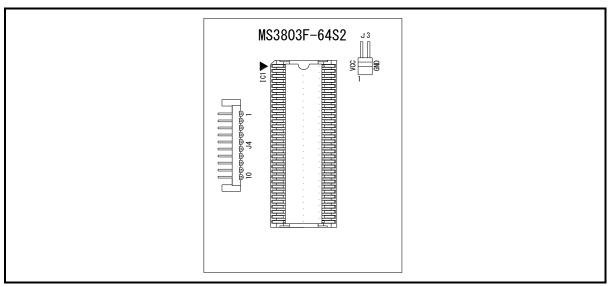


図1.1 MS3803F-64S2外形図

2. MCUの挿入方向

MCUを挿入するときは、MS 3 8 0 3 F - 6 4 S 2上 I Cソケットの1番ピンとMCUの1番ピンを合わせて挿入してください。誤挿入はMCUに致命的な破損を引き起こしますので、十分ご注意ください。

図2. 1にMCUの挿入方向を示します。

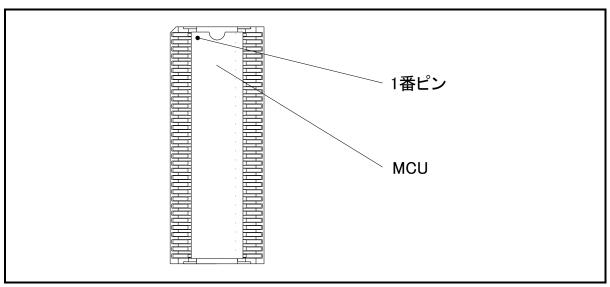


図2.1 MCUの挿入方法

3. 対応MCU一覧

表3.1 にMS3803F-64S2の対応MCU一覧表を示します。

表3.1 MS3803F-64S2対応MCU一覧表

MCU タイプ [°]	対応 MCU 名称	フ゜ロク゛ラムメモリエリア
M380xxFFH	M38039FFHSP	1000h∼FFFFh

[備 考]

EFP-Iにて本製品をご使用される場合は下記の環境にてご使用ください。

〈EFP-I 本体〉

Monitor Version : Ver. 3. 00. 24 以上

〈コントロールソフトウェア〉

WinEFP Version : Ver. 1. 20. 10 以上 SRPMCU. TBL Version : Ver. 1. 02. 05 以上

4. 接続方法

MS3803F-64S2を使用する場合は、別売の4線式ターゲット接続ケーブル、付属の電源ケーブルを用いて接続することが可能です。

図4. 1で示すようにターゲット接続ケーブルをJ4に、電源ケーブルをJ3に接続してください。

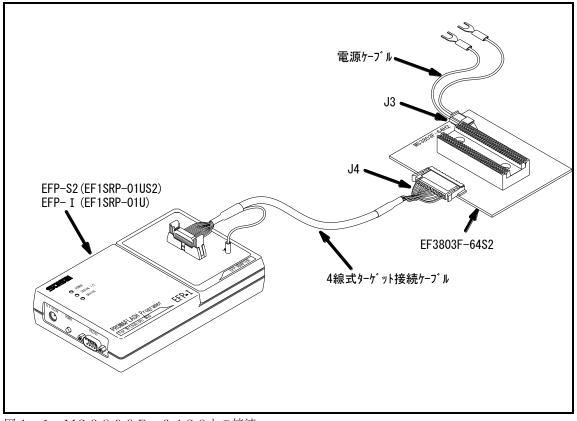


図4.1 MS3803F-64S2との接続

5. 接続端子表

(1)、MS3803F-64S2のJ3コネクタ端子名を表5.1に示します。

表 5. 1 J 3 コネクタ接続端子表

Pin No.	端子名	PIN No.	端子名
1	VCC	2	GND

(2), MS3803F-64S2のJ4コネクタ端子名を表5. 2に示します。

表 5. 2 J 4 コネクタ接続端子表

Pin No.	端子名	PIN No.	端子名
1	GND	6	SCLK
2	RXD	7	TXD
3	BUSY	8	PGM/OE
4	VPP	9	RESET
5	VDD	1 0	GND